



ФАНО РОССИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ УЧРЕЖДЕНИЕ
«ФЕДЕРАЛЬНЫЙ НАУЧНЫЙ ЦЕНТР НАУЧНО-ИССЛЕДОВАТЕЛЬСКИЙ ИНСТИТУТ СИСТЕМНЫХ
ИССЛЕДОВАНИЙ РОССИЙСКОЙ АКАДЕМИИ НАУК»
(ФГУ ФНЦ НИИСИ РАН)

ЛИСТ АТТЕСТАЦИИ

за 3 год обучения

Промежуточная аттестация (за семестр)	<u>5</u> (семестр)
---------------------------------------	-----------------------

2017/2018 г.г. 108

Аспирант	<u>Соловьева Людмила Александровна</u> (фамилия, имя, отчество)
Форма обучения	<u>очная</u>
Направление подготовки	09.06.01 Информатика и вычислительная техника
Профиль подготовки	05.13.05 Элементы и устройства вычислительной техники и систем управления
Структурное подразделение	Отдел проектирования аналого-цифровых блоков
Научный руководитель	<u>к.т.н., доцент, Рогаткин Юрий Борисович</u> (ученая степень и ученое звание, фамилия, имя, отчество)
Руководитель по ООП ВО	<u>к.т.н., Краснюк Андрей Анатольевич</u> (ученая степень и ученое звание, фамилия, имя, отчество)

Аспирант

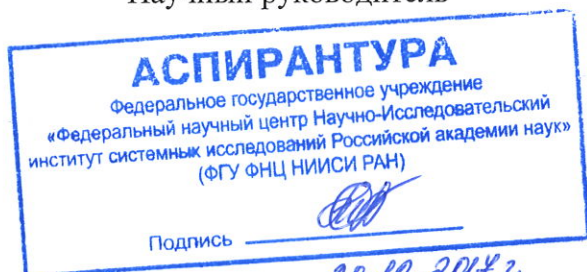
Соловьева Л.А.
(фамилия, имя, отчество)

Подпись _____

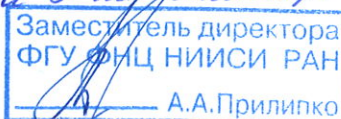
Научный руководитель

к.т.н., доцент, Рогаткин Ю.Б.
(ученая степень и ученое звание, фамилия, имя, отчество)

Подпись _____



Хорошо.
Аттестована за 5-ый семестр.



I. Выполнение плана научно-исследовательской работы за отчетный период

- 1 Тема научно-квалификационной работы (диссертации): «Методики построения статических КМОП ОЗУ для малопотребляющих вычислительных устройств»
- 2 Какие разделы научно-квалификационной работы (диссертации) разработаны:

Индекс	Раздел	Степень разработки (указать % готовности)
	Обзор литературы по теме диссертации	Готово на 100%
	Введение	Готово на 100%
	Глава 1	Готово на 50%
	Глава 2	Не готово
	Глава 3	Не готово
	Заключение	Не готово

Какие имеются затруднения при подготовке научно-квалификационной работы (диссертации):

- 3 Перечень публикаций по теме научно-квалификационной работы (диссертации) **за отчетный период**:

№ п/п	Наименование работы	Выходные данные	Издание входит в список (рекомендованных ВАК, Scopus, Web of Science), РИНЦ, другое	Объем работы п.л.	Соавторы
1.	Организация массива памяти многопортовых регистровых файлов, обеспечивающая снижение потребляемой мощности	МИКРОЭЛЕКТРОНИКА, 2017, том 46, № 5, с. 360–369	Scopus	10	Кириченко П.Г.

- 4 Перечень публикаций по теме научно-квалификационной работы (диссертации) **за весь период обучения, за исключением работ, указанных в п.3:**

№ п/п	Наименование работы	Выходные данные	Издание входит в список (рекомендованных ВАК, Scopus, Web of Science), РИНЦ, другое	Объем работы п.л.	Соавторы
1.	Блок TLB (буфер преобразования адресов) по технологии 28 нм КМОП	Свидетельство о государственной регистрации топологии интегральной микросхемы №2015630124	--	1	Кириченко П.Г., Сысоева О.В.