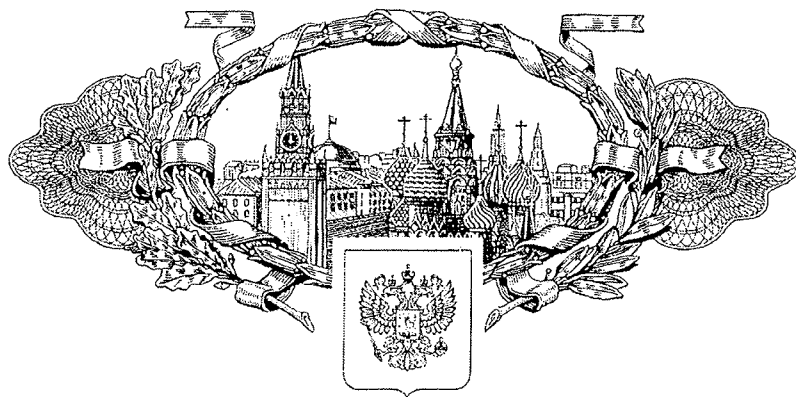


РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2013630163

Заказной блок регистрового файла (РФ) с 8 портами чтения
и 4 портами записи по технологии 0,25 мкм КМОП КНИ

Правообладатель: *Федеральное государственное бюджетное
учреждение науки Научно-исследовательский институт
системных исследований Российской академии наук (НИИСИ
РАН) (RU)*

Авторы: *Кириченко Павел Григорьевич (RU),
Соловьева Людмила Александровна (RU)*

Заявка № 2013630126

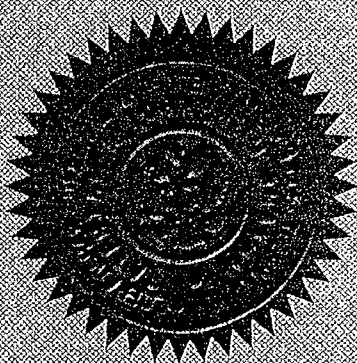
Дата поступления 24 сентября 2013 г.

Дата государственной регистрации в Реестре топологии
интегральных микросхем 08 ноября 2013 г.

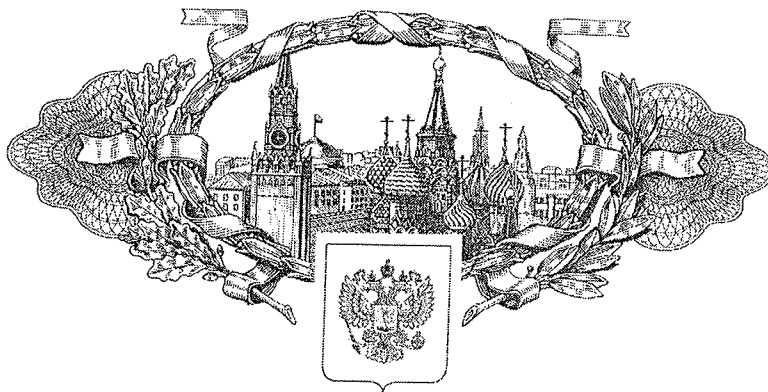
Дата начала срока действия исключительного права
08 ноября 2013 г.

Руководитель Федеральной службы
по интеллектуальной собственности

Б.П. Сивонов



РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2015630124

Блок TLB (буфер преобразования адресов) по технологии
28 нм КМОП

Правообладатель: *Федеральное государственное учреждение
«Федеральный научный центр Научно-исследовательский
институт системных исследований Российской академии наук»
(ФГУ ФНЦ НИИСИ РАН) (RU)*

Авторы: *Кириченко Павел Григорьевич (RU), Соловьева Людмила
Александровна (RU), Сысоева Ольга Вячеславовна (RU)*

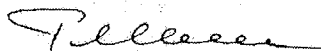
Заявка № 2015630096

Дата поступления 09 октября 2015 г.

Дата государственной регистрации в Реестре топологий
интегральных микросхем 26 ноября 2015 г.

Дата начала срока действия исключительного права
26 ноября 2015 г.

Руководитель Федеральной службы
по интеллектуальной собственности

 Г.П. Ивлиев



РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2016630045

Регистровый файл размером 32 64-разрядных слова,
имеющий 4 порта записи и 8 портов чтения по технологии
0,18 мкм

Правообладатель: *Федеральное государственное учреждение
«Федеральный научный центр Научно-исследовательский
институт системных исследований Российской академии наук»
(ФГУ ФНЦ НИИСИ РАН) (RU)*

Авторы: *Кириченко Павел Григорьевич (RU), Соловьева Людмила
Александровна (RU), Тарасов Игорь Владимирович (RU)*


Заявка № 2015630153

Дата поступления 25 декабря 2015 г.

Дата государственной регистрации в Реестре топологий
интегральных микросхем 20 февраля 2016 г.

Дата начала срока действия исключительного права
20 февраля 2016 г.

Руководитель Федеральной службы
по интеллектуальной собственности

 Г.П. Ивлиев



МЭС-2016

VII Всероссийская научно-техническая конференция

**ПРОБЛЕМЫ РАЗРАБОТКИ
ПЕРСПЕКТИВНЫХ
МИКРО- и НАНОЭЛЕКТРОННЫХ
СИСТЕМ – 2016
(МЭС-2016)**

СБОРНИК ТРУДОВ. Часть III

*«Проектирование аналоговых и смешанных
функциональных блоков СБИС»*

*«Проектирование цифровых функциональных
блоков и подсистем СБИС»*



*Федеральное государственное бюджетное учреждение науки
Институт проблем проектирования в микроэлектронике
Российской академии наук*

3 – 7 октября 2016 года