
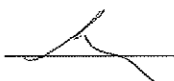


ФИО	Джафаров Валерий Рафаилович		
Направление подготовки	05.13.05 «Элементы и устройства вычислительной техники и систем управления»		
Отдел	Отдел архитектур высокопроизводительных микропроцессоров		
Форма обучения	очная		
Период обучения	01.07.2016 – 30.06.2020		
Тема научно-квалификационной работы	Помехозащищённые подсистемы передачи данных между вычислительными комплексами промышленного назначения		
Научный руководитель	к.т.н. Корниленко Александр Владимирович, заведующий сектором «Встраиваемых узлов микропроцессоров»		
Владение иностранными языками, в какой степени	Английский язык, уверенное владение		
Аттестация Ученым советом:			
	Дата	Номер и дата протокола Ученого совета	Результаты прохождения аттестации (оценка)
Утверждение темы диссертации		Тема утверждена Ученым советом «10» 11 2016 г., протокол № 5	Тема (Помехозащищённые подсистемы передачи данных между вычислительными комплексами промышленного назначения) утверждена
Промежуточная аттестация (за первый семестр)		Февраль 2017	Аттестован с оценкой отлично
Годовая аттестация (за 1 год обучения)		Июль 2017	Аттестован с оценкой отлично
Промежуточная аттестация (за третий семестр)		Декабрь 2017	Аттестован с оценкой отлично
Годовая аттестация (за 2 год обучения)		201	
Промежуточная аттестация (за пятый семестр)		201	
Годовая аттестация (за 3 год обучения)		201	
Промежуточная аттестация (за седьмой семестр)		201	
Годовая аттестация (за 4 год обучения)		201	
Сдача кандидатских экзаменов:	Дата (год)	Оценка	
История и философия науки	2017	отлично	
Иностранный язык	2017	отлично	
Специальность 05.13.05 "элементы и устройства вычислительной техники и систем управления"	2018	Зачет	
Б1.В.ОД Обязательные дисциплины:			
Педагогика и психология высшей школы	2017	Зачет	
Методология научного исследования	2017	Зачет	
Информационные средства научных исследований на супер ЭВМ	2017	Зачет	
Дисциплины по выбору:			
Методы радиационных исследований изделий электронной техники	2017	Зачет	
Проектирование высокопроизводительных вычислительных систем. Суперкомпьютеры	2017	Зачет	
Педагогическая практика:			
Место прохождения	Количество часов, в т.ч. аудиторных	Результаты прохождения	
НИЯУ МИФИ	108 ак.ч.	Отчет по педагогической практике, аттестация Аттестован	

Публикации (патенты) по теме исследования:					
№ п/п	Наименование работы, ее вид	Выходные данные	Объем п.л	Соавторы	Рецензия
1	Статья. UNIVERASL MEMORY BUS – УНИВЕРСАЛЬНЫЙ КОНТРОЛЛЕР ДОСТУПА ВО ФЛЕШ-ПАМЯТЬ NOR-ТИПА И СТАТИЧЕСКУЮ ПАМЯТЬ.	Труды НИИСИ РАН, том 7 №2, с .58 – 60. Москва 2017	2		
Участие в научных форумах различного уровня с докладом:					
№ п/п	Название конференции	Тема доклада	Место и дата проведения	Статус конференции (рег.,межд.)	
1	12-я КУРЧАТОВСКАЯ МОЛОДЁЖНАЯ НАУЧНАЯ ШКОЛА	РЕАЛИЗАЦИЯ ЦИФРОВОГО ИНТЕРФЕЙСА ПЕРЕДАЧИ ВИДЕОДАННЫХ OPENLDI	Москва 8.10 – 31.10.2014	Всероссийская	
2	7-Я ВСЕРОССИЙСКАЯ НАУЧНО-ТЕХНИЧЕСКАЯ КОНФЕРЕНЦИЯ «ПРОБЛЕМЫ РАЗРАБОТКИ ПЕРСПЕКТИВНЫХ МИКРО- И НАНОЭЛЕКТРОННЫХ СИСТЕМ»	ОПТИМИЗАЦИЯ ПОДСИСТЕМЫ ПАМЯТИ ВЫЧИСЛИТЕЛЬНОЙ СИСТЕМЫ	Москва, Зеленоград 3.10 – 7.10.2016	Всероссийская	
3	16-й ВСЕРОССИЙСКОЙ НАУЧНО-ТЕХНИЧЕСКОЙ КОНФЕРЕНЦИИ ЭЛЕКТРОНИКА, МИКРО- И НАНОЭЛЕКТРОНИКА	УНИВЕРСАЛЬНЫЙ ПРОГРАММИРУЕМЫЙ КОНТРОЛЛЕР ДОСТУПА В СТАТИЧЕСКУЮ ПАМЯТЬ И ВО ФЛЕШ-ПАМЯТЬ NOR-ТИПА	г. Суздаль Владимирской области, 03.07 — 7.07.2017	Всероссийская	
4	17-й ВСЕРОССИЙСКОЙ НАУЧНО-ТЕХНИЧЕСКОЙ КОНФЕРЕНЦИИ ЭЛЕКТРОНИКА, МИКРО- И НАНОЭЛЕКТРОНИКА	ОБЕСПЕЧЕНИЕ ЦЕЛОСТНОСТИ ДАННЫХ КОНТРОЛЛЕРОМ ДОСТУПА ВО ФЛЕШ-ПАМЯТЬ NOR-ТИПА (NOR FLASH) И СТАТИЧЕСКУЮ ПАМЯТЬ (SRAM)	г. Суздаль Владимирской области, 14.05 — 18.05.2018	Всероссийская	
Участие в грантах:					
№ п/п	Тема и № гранта	Название фонда/ организации	Руководитель	Участники	
Зарубежная стажировка:					
№ п/п	Название стажировки	Страна и место прохождения	Период прохождения	Результат	
Награды и поощрения в научной сфере:					
№ п/п	Название (вид) награды (поощрения)				Уровень награды
Участие в общественных мероприятиях института					

№ п/п	Название (вид) мероприятия	

Научный руководитель  (Корниленко А.В.)